

FIG. 3

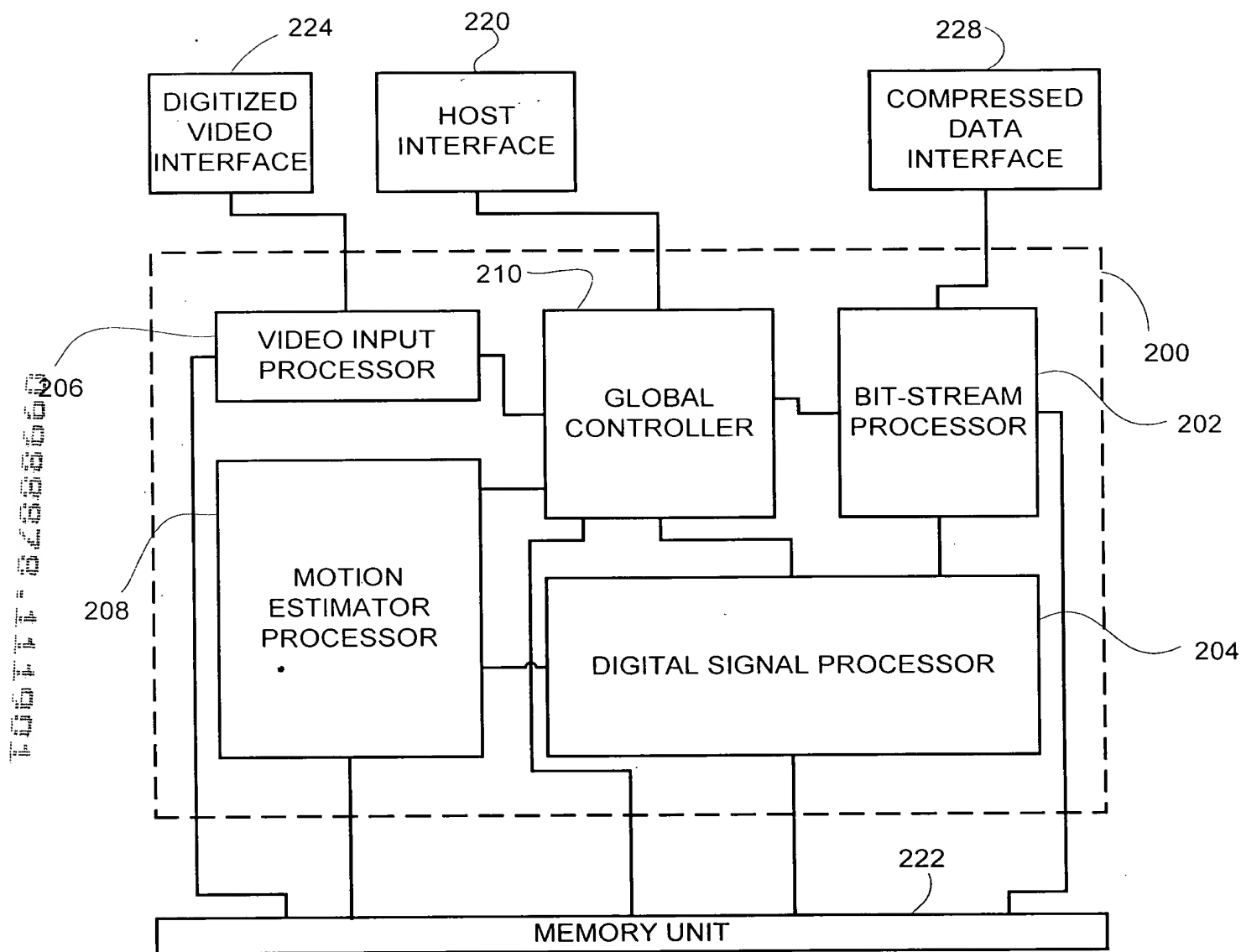


FIG. 4

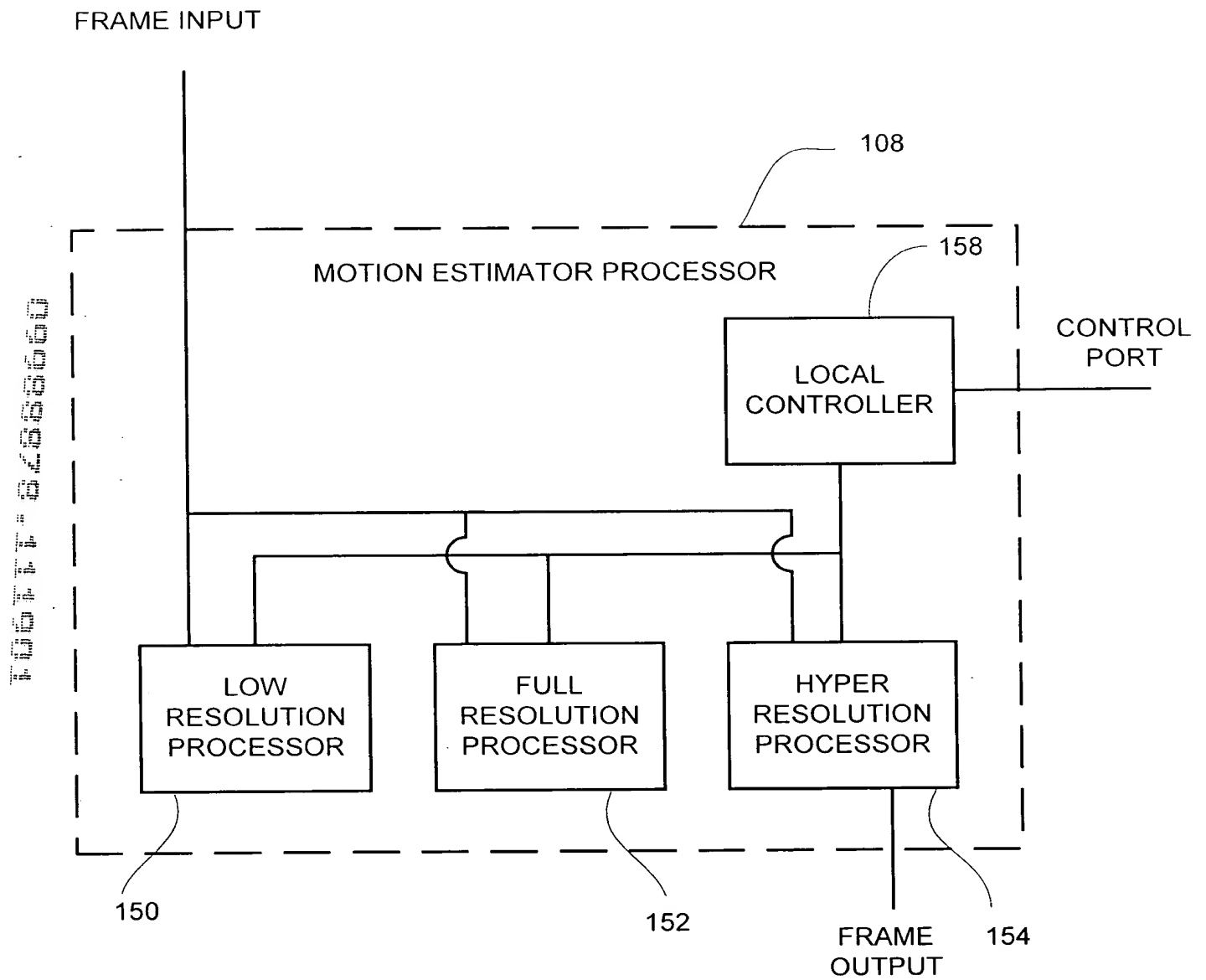


FIG. 5

LOW RESOLUTION

1,1	2,1
1,2	2,2

A

FULL RESOLUTION

170

0,0	1,0	2,0	3,0	4,0	5,0
0,1	1,1	2,1	3,1	4,1	5,1
0,2	1,2	2,2	3,2	4,2	5,2
0,3	1,3	2,3	3,3	4,3	5,3
0,4	1,4	2,4	3,4	4,4	5,4
0,5	1,5	2,5	3,5	4,5	5,5

B

HYPER RESOLUTION

0,0	1,0	2,0	3,0	4,0	5,0	6,0	7,0	8,0
0,1	1,1	2,1	3,1	4,1	5,1	6,1	7,1	8,1
0,2	1,2	2,2	3,2	4,2	5,2	6,2	7,2	8,2
0,3	1,3	2,3	3,3	4,3	5,3	6,3	7,3	8,3
0,4	1,4	2,4	3,4	4,4	5,4	6,4	7,4	8,4
0,5	1,5	2,5	3,5	4,5	5,5	6,5	7,5	8,5
0,6	1,6	2,6	3,6	4,6	5,6	6,6	7,6	8,6
0,7	1,7	2,7	3,7	4,7	5,7	6,7	7,7	8,7
0,8	1,8	2,8	3,8	4,8	5,8	6,8	7,8	8,8

C

FIG. 6

UNIT 666666

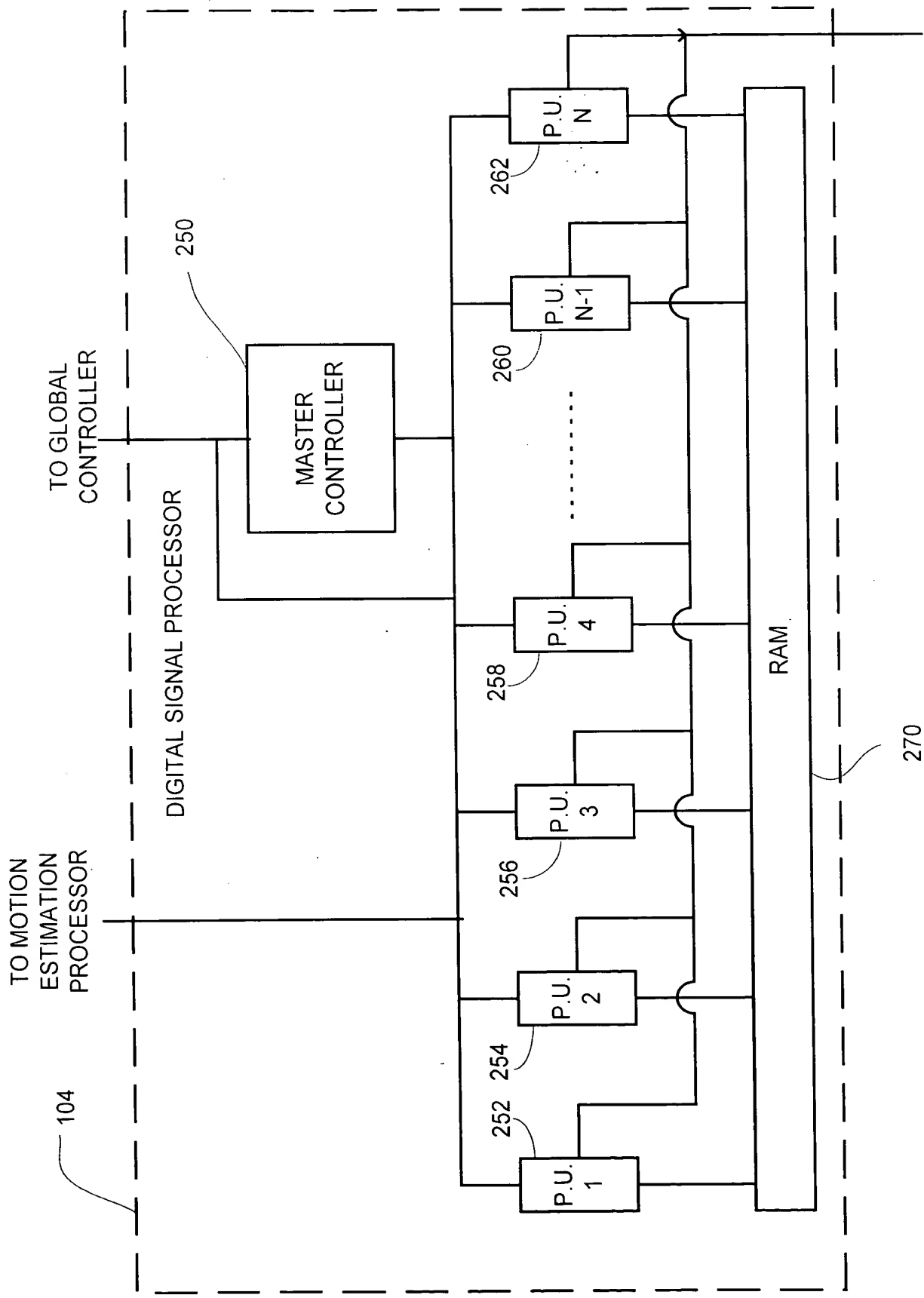


FIG. 7

TO BIT-STREAM
PROCESSOR

FIG. 8

TO MOTION
ESTIMATION
PROCESSOR

TO GLOBAL
CONTROLLER

144

DIGITAL SIGNAL PROCESSOR

288

MASTER
CONTROLLER

P.U.
1

RAM

P.U.
2

272

274

P.U.
3

276

278

P.U.
4

280

282

P.U.
N-1

284

286

RAM

P.U.
N

271

272

274

276

278

280

282

284

286

288

290

292

294

296

298

TO BIT-STREAM
PROCESSOR

FIG. 8

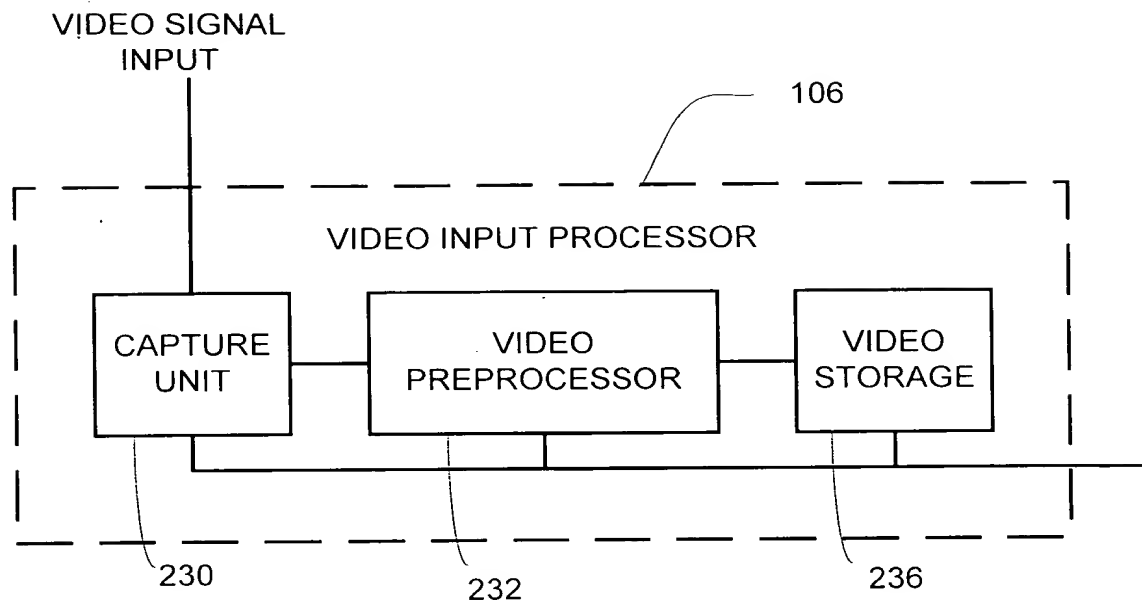


FIG. 9

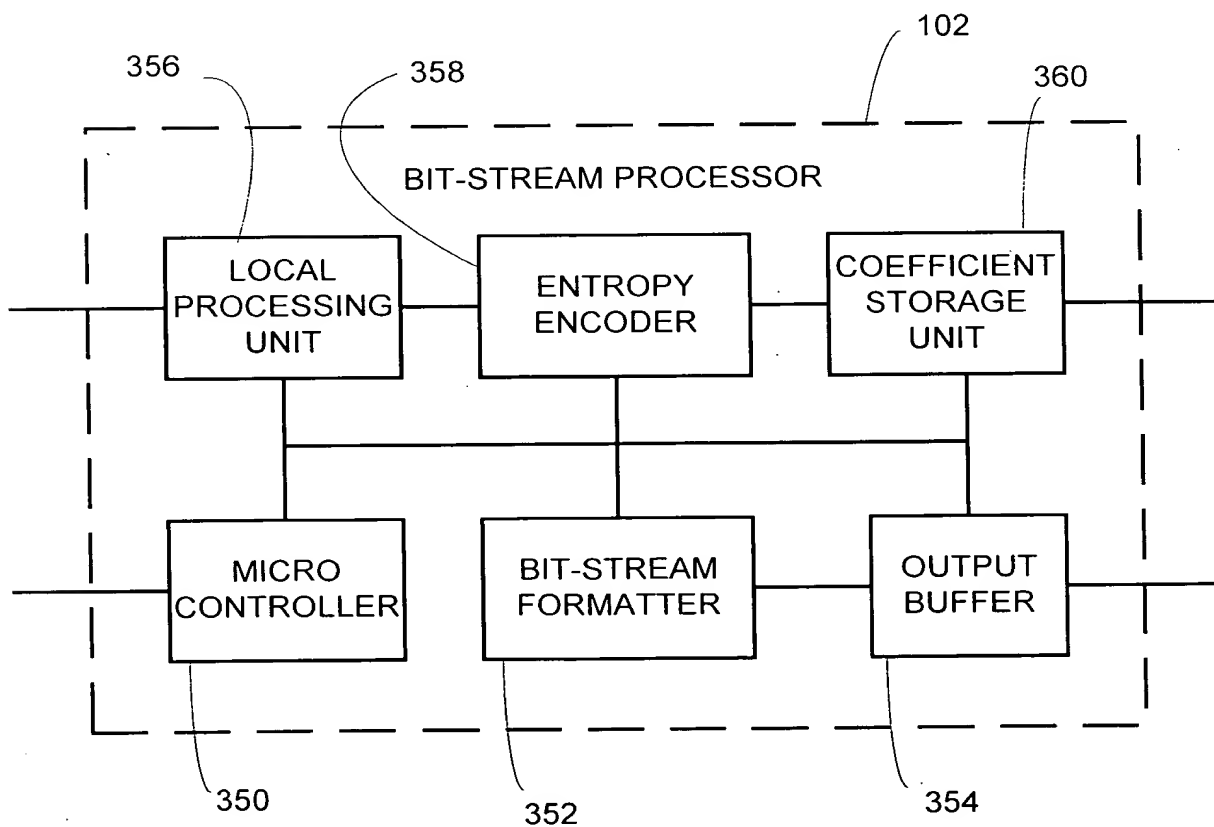


FIG. 10

00000000 44004

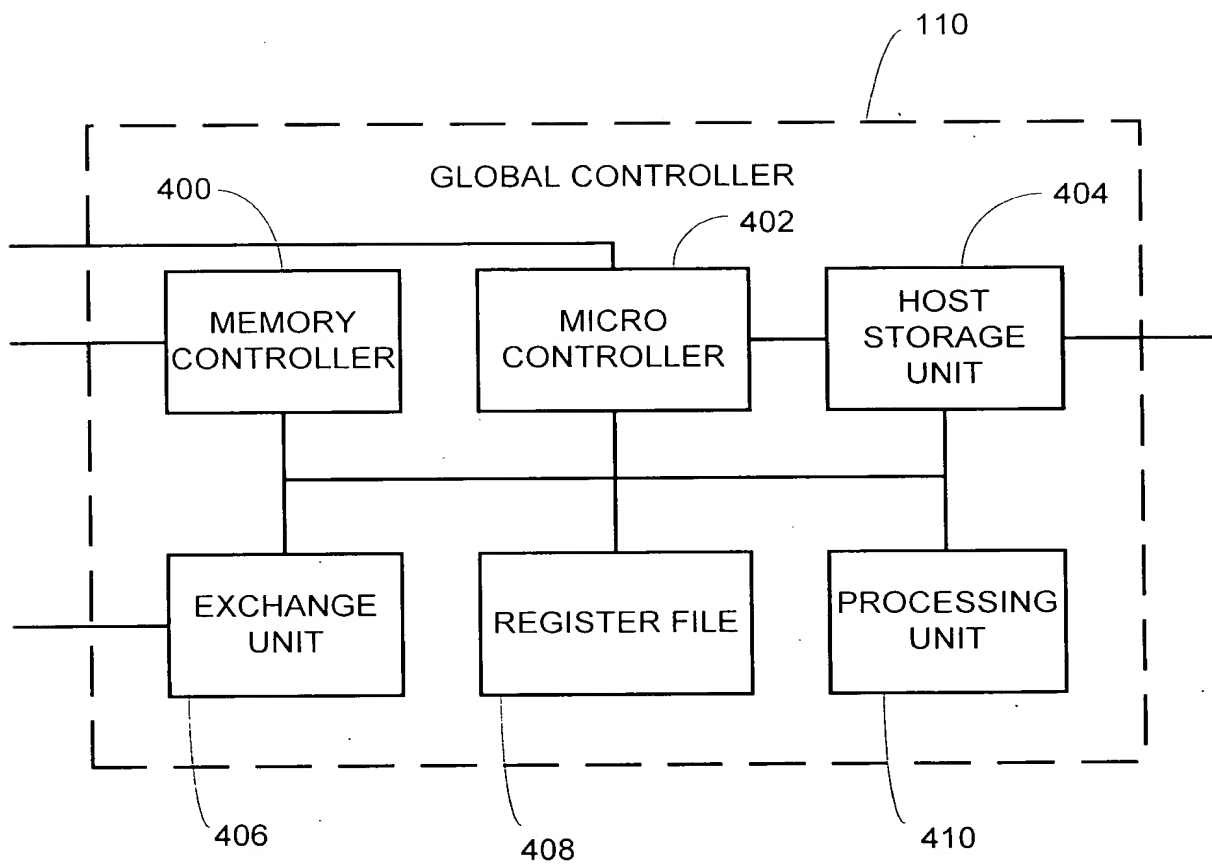


FIG. 11

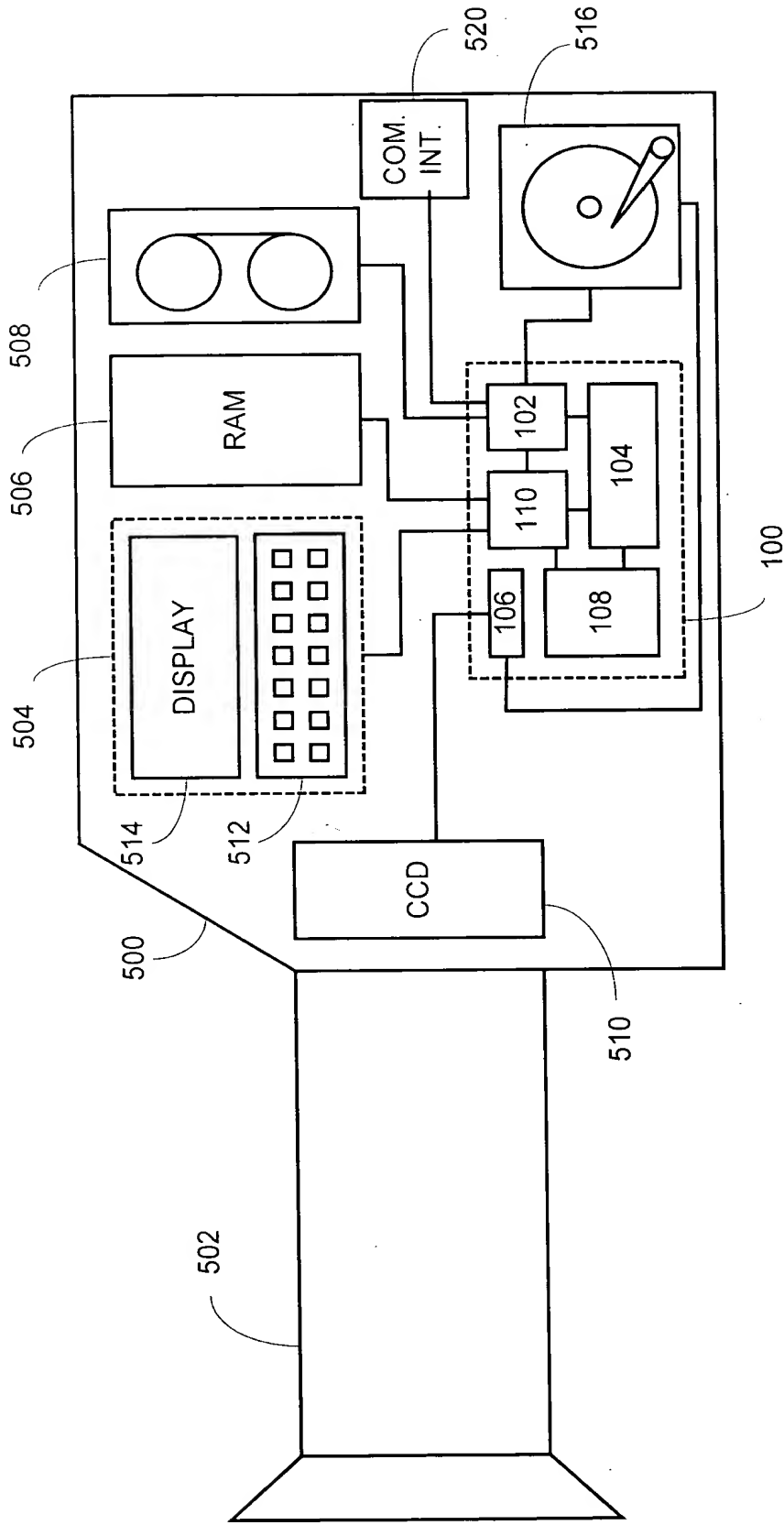


FIG. 12